

お客様各位

資料中の「日立製作所」、「日立XX」等名称の株式会社ルネサス テクノロジへの変更について

2003年4月1日を以って三菱電機株式会社及び株式会社日立製作所のマイコン、ロジック、アナログ、ディスクリート半導体、及びDRAMを除くメモリ(フラッシュメモリ・SRAM等)を含む半導体事業は株式会社ルネサス テクノロジに承継されました。従いまして、本資料中には「日立製作所」、「株式会社日立製作所」、「日立半導体」、「日立XX」といった表記が残っておりますが、これらの表記は全て「株式会社ルネサス テクノロジ」に変更されておりますのでご理解の程お願い致します。尚、会社商標・ロゴ・コーポレートステートメント以外の内容については一切変更しておりませんので資料としての内容更新ではありません。

ルネサステクノロジ ホームページ (<http://www.renesas.com>)

2003年4月1日
株式会社ルネサス テクノロジ
カスタマサポート部

ご注意

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご注意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ (<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したのですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。

HA12211NT

カセットデッキ用音声信号処理システム (デッキ 1 チップ)

RENESAS

ADJ-207-241 (Z)

Rev.0

'96.11

概要

HA12211NT は、録音イコライザ、再生イコライザ、各種スイッチを 1 チップに集積した音声信号処理 LSI です。

機能

- 再生イコライザ ×2 チャンネル
- 録音イコライザ ×2 チャンネル
- イコライザ特性切換え等の各種電子スイッチ
- 録音ミュート
- 録音ヘッドリターンスイッチ

特長

- 外付け部品が極小の録音イコライザ (周波数特性は 4 組内蔵)
- 再生イコライザ回路内蔵 (A/B 切換え付き、周波数特性は 4 組内蔵)
- 再生感度調整が A デッキ、B デッキ別々に可能
- 標準/倍速、ノーマル/クロム、イコライザ特性切換えスイッチ内蔵
- マイコンから直接制御可能なコントロール入力 (直列抵抗不要)
- 高集積化と少ない外付け部品で基板面積の縮小が可能

端子説明および等価回路

($V_{CC}=10.5V$, $V_{ref}=5.6V$, $T_a=25^{\circ}C$, 無信号時, 表中の定数值は標準値です。)

端子 No.	端子名	特記	等価回路	機能
1	V_{CC}	$V = V_{CC}$		V_{CC} Pin
2	RECOUT (L)	$V = V_{ref}$		REC-EQ output
3	RECOUT (R)			
4	REC-RETURN	$V = V_{ref}$ $V' = V_{ref}$		REC Return
5	PB-IN B(L)			PB B Deck input
6	PB-IN B(R)			
7	VREF	$V = V_{ref}$ $V' = V_{CC} / 2$		Reference
8	PB-IN A(L)	$V = V_{ref}$		PB A Deck input
9	PB-IN A(R)			

(次頁に続く)

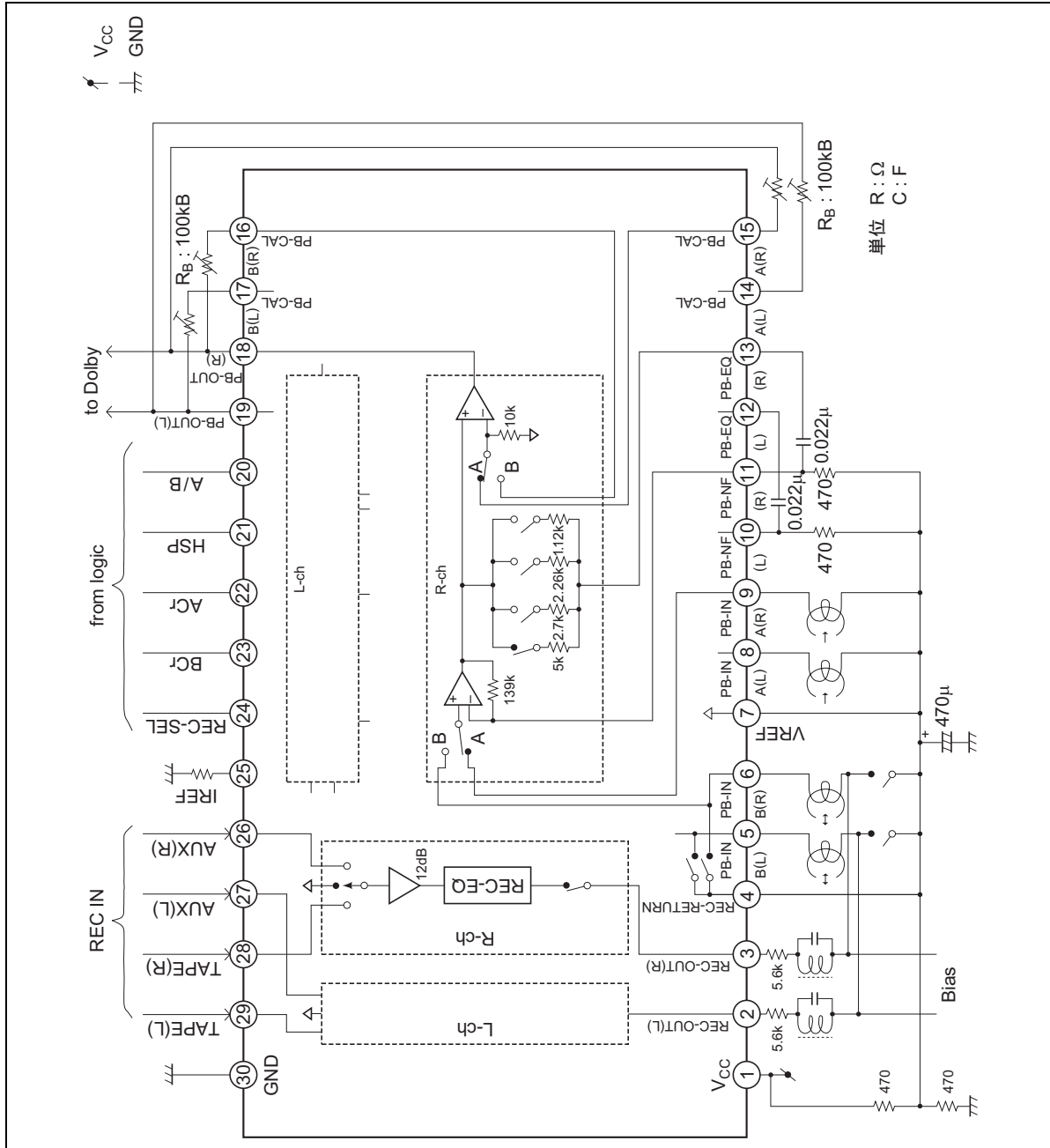
端子 No.	端子名	特記	等価回路	機能
10	PB-NF (L)	V = Vref		PB-EQ Feed back
11	PB-NF (R)			
12	PB-EQ (L)	V = Vref		NAB output
13	PB-EQ (R)			
14	PB-Cal A(L)	V = Vref		Feed back input for gain adjustment
15	PB-Cal A(R)			
16	PB-Cal B(R)			
17	PB-Cal B(L)			
26	AUX (R)	V = Vref		REC-EQ input
27	AUX (L)			
28	TAPE (R)			
29	TAPE (L)			
18	PBOUT (R)	V = Vref		PB output
19	PBOUT (L)			

(次頁に続く)

HA12211NT

端子 No.	端子名	特記	等価回路	機能
20	A/B	$I = 20\mu\text{A}$		Mode control input
21	HSP			
22	Acr			
23	Bcr			
24	REC-SEL	$I = 20\mu\text{A}$ $V = 2.5\text{V}$		Mode control input
25	IREF	$V = 1.2\text{V}$		Equalizer reference current input
30	GND			GND Pin

ブロックダイアグラム



パラレルデータフォーマット

端子 No.	端子名	L	M	H
22	A CrO2	*1, *3	—	*1
23	B CrO2	*1, *2, *3	—	*1, *2
21	HSP	Normal *3	—	Hi speed
20	A / B	Ain active *1, *3	—	Bin active *1
		Return SW ON *3	—	Return SW OFF
		REC OUT active *3	—	REC OUT Hiz
24	REC IN SEL	TAPE	MUTE *3	AUX

【注】 1. PB-EQ ロジック

A CrO2	B CrO2	HSP			
		L		H	
		A/B			
		L	H	L	H
L	L	120μ	120μ	60μ	60μ
L	H	120μ	70μ	60μ	35μ
H	L	70μ	120μ	35μ	60μ
H	H	70μ	70μ	35μ	35μ

2. REC-EQ ロジック

B CrO2	HSP	
	L	H
L	Normal speed TAPE I	High speed TAPE I
H	Normal speed TAPE II	High speed TAPE II

3. Unforced pin state

機能説明

電源電圧範囲

本 IC は表 1 に示した単一電源方式で動作するように設計されています。

表 1 動作電源電圧

項目	電源電圧範囲
単一電源方式	9.5V ~ 15.0V

基準電圧

本 IC の AC 基準 (V_{ref}) は電流供給能力が無いため、PB-EQ の A/B 切換えにより V_{ref} 電圧が変動します。これが問題となる場合は、外部より約 $1/2 V_{CC}$ に設計された定電圧を印加してください。

図 1 に回路例を示します。なお本 IC は各ピンの入力回路図に示すように、 V_{ref} 用コンデンサのチャージヤを内蔵しています。

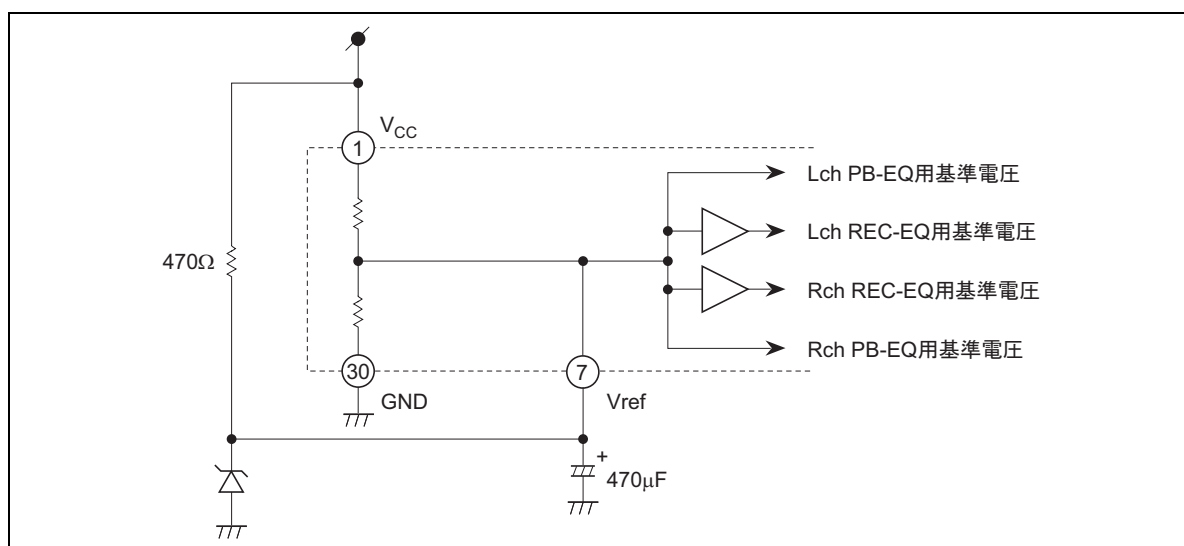


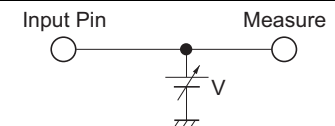
図 1 基準電圧回路

動作モードコントロール

本 IC はすべて電子スイッチを使用しており、各動作モード設定はパラレルデータ (DC 電圧) により行ないます。

表 2 に各コントロール入力ピンのスレッシュホールド電圧を示します。各スイッチの真理値は前記のパラレルデータフォーマットをご覧ください。

表 2 スレッシュホールド電圧 (Vth)

端子 No.	Lo	Mid	Hi	単位	測定条件
20, 21, 22, 23	0.0 ~ 2.5	—	4.0 ~ V_{CC}	V	
24	0.0 ~ 1.0	2.0 ~ 3.0	4.0 ~ V_{CC}	V	

- 【注】
1. コントロール入力オープン時は約 100k Ω の内部抵抗により 20 ~ 23 ピンは Lo に、24 ピンは Mid になります。
 2. コントロール入力レベルはオーバシュート、アンダシュートを含め Hi 側 V_{CC} 以下、Lo 側 -0.2V 以上となるように設定してください。

ブロックダイアグラム

図 2 にブロック図を示します。

本 IC は REC リターン SW を内蔵しているため録再兼用ヘッドを用いた部品数の少ないシンプルなシステムが構成できます。

また REC-EQ 出力の Hi-Z SW と入力ミュート方式を採用したことにより REC ミュート時に発生するポップ音の低下とミュート減衰量の確保を両立しています。

これら SW の論理は前出のパラレルデータフォーマットをご覧ください。

同フォーマットには、各テープ対応についても記載してありますので、ブロック図と共に参照してください。

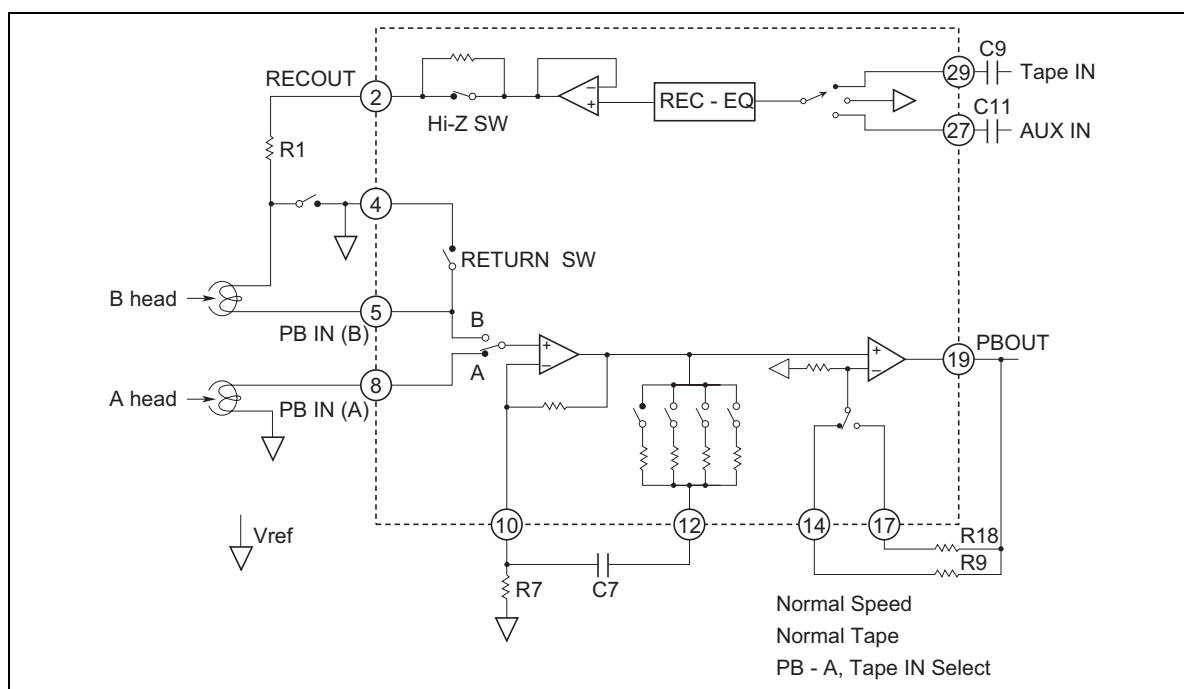


図2 ブロックダイアグラム (Lch)

レベルダイアグラム

PB-EQのゲイン設定は、図3のように外部のアンプ(ドルビーNR ICの入力アンプ etc.)と合わせてプリ再生系出力 = 300mV(ドルビーレベル)をターゲットとしています。調整はAヘッド, Bヘッド独立に行なえますのでそれぞれ変換効率に応じてR9, R18の値を選んでください。

一方REC-EQのゲイン調整は本IC入力前で行ないます。

1kHz時のレベルダイアは図4のようになります。(ノーマル速, ノーマルテープモード)

再生系同様にドルビーレベルを基準に, またR1を5.6kΩ以上に設計してください。

なお, 周波数特性は各モードの設定抵抗を内蔵しているためそれぞれ固定になります。これら周波数特性の変更が必要な場合は, IC修正になりますので担当営業窓口へご相談ください。

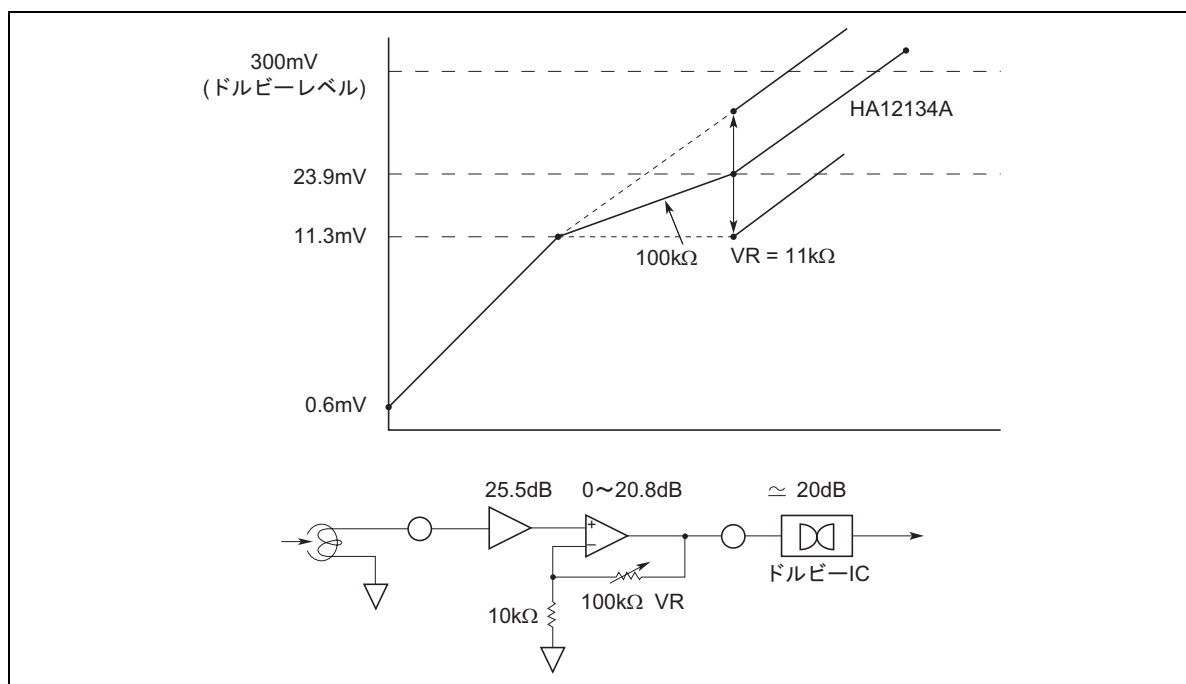


図3 PB系レベルダイアグラム (Normal speed, Normal tape, 1kHz)

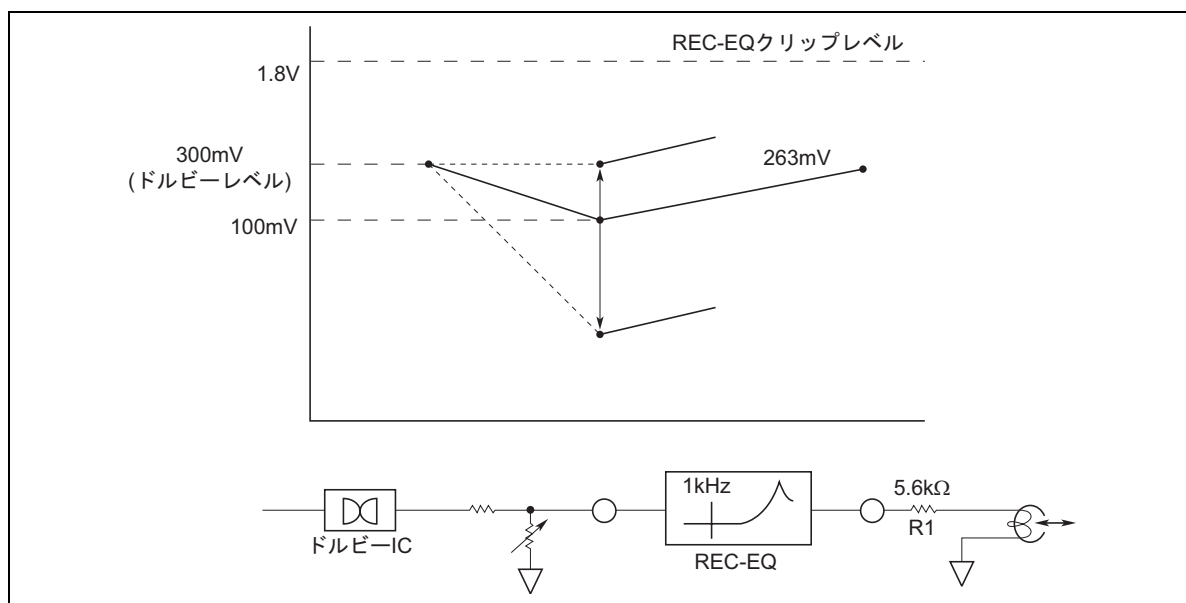


図4 REC系レベルダイアグラム (Normal speed, Normal tape, 1kHz)

絶対最大定格

(Ta=25°C)

項目	記号	定格値	単位	注
電源電圧	V _{CC} Max	16	V	
許容損失	P _T	500	mW	Ta 75°C
動作温度	T _{opr}	-40 ~ +75	°C	
保存温度	T _{stg}	-55 ~ +125	°C	
動作電圧	V _{opr}	9.5 ~ 15	V	

電気的特性

(Ta=25°C, V_{CC}=10.5V, V_{ref}=5.25V, PB-EQ standard DC gain 55.9dB (R9, R10, R18, R19=11.0kΩ))

項目	記号	Min	Typ	Max	単位	測定条件										適用端子			
						IC条件					その他					入力		出力	
						A/B	HSP	A CrO2B	CrO2	IN SEL	REC	fin (Hz)	V _{in} (mVrms)	その他	R	L	R	L	COM
消費電流	I _o	16.0	22.8	32.0	mA	A	Norm	TYPE I	TYPE I	Mute	—	—	無入力					1	
論理しきい値	V _{IL1}	-0.2	—	2.5	V	—	—	—	—	—	—	—	—					20~23	
	V _{IL2}	-0.2	—	1.0	V	—	—	—	—	—	—	—	—					24	
	V _{IM}	2.0	—	3.0	V	—	—	—	—	—	—	—	—					24	
	V _{IH}	4.0	—	V _{CC}	V	—	—	—	—	—	—	—	—					20~24	
PB-RECクロストーク	CT PB/REC(1)	50	60	—	dB	A/B	Norm	TYPE I	TYPE I	Tape/AUX	1k	*1		27/29	26/28	18	19		
	CT PB/REC(2)	60	70	—	dB	A	Norm	TYPE I	TYPE I	Tape/AUX	1k	*1		9	8	3	2		
PB-EQゲイン	G _v PB (1)	29.0	32.0	35.0	dB	A/B	Norm	TYPE I	TYPE I	Tape	1k	0.6		9/6	8/5	18	19		
	G _v PB (2)	25.0	28.0	31.0	dB	A/B	Norm	TYPE I	TYPE I	Tape	10k	0.6		9/6	8/5	18	19		
	G _v PB (3)	20.8	23.8	26.8	dB	A/B	Norm	TYPE III	TYPE II	Tape	10k	0.6		9/6	8/5	18	19		
	G _v PB (4)	19.4	22.4	25.4	dB	A/B	High	TYPE I	TYPE I	Tape	20k	0.6		9/6	8/5	18	19		
	G _v PB (5)	14.8	17.8	20.8	dB	A/B	High	TYPE III	TYPE III	Tape	20k	0.6		9/6	8/5	18	19		
PB-EQ最大出力	V _{omax} PB	0.3	2.0	—	Vrms	A/B	Norm	TYPE I	TYPE I	Tape	1k	—	THD=1%*2	9/6	8/5	18	19		
PB-EQ THD	THD PB	—	0.1	0.5	%	A/B	Norm	TYPE I	TYPE I	Tape	1k	0.6		9/6	8/5	18	19		
PB-EQノイズ	V _n PB	—	38	70	μVrms	A/B	Norm	TYPE I	TYPE I	Tape	—	—	Rg=820Ω, DIN-AUDIO	9/6	8/5	18	19		
PB-EQチャネルセパレーション	CT R/L (1)	50	60	—	dB	A/B	Norm	TYPE I	TYPE I	Tape	1k	*1		8/5	9/6	18	19		
	CT A/B	60	70	—	dB	A	Norm	TYPE I	TYPE I	Tape	1k	*1		11	10	18	19		
						B								9	8				

【注】 1. クリップしないレベル

2. V_{CC} = 9.5V, V_{ref} = 4.75V, R9, R10, R18, R19 = 56kΩ

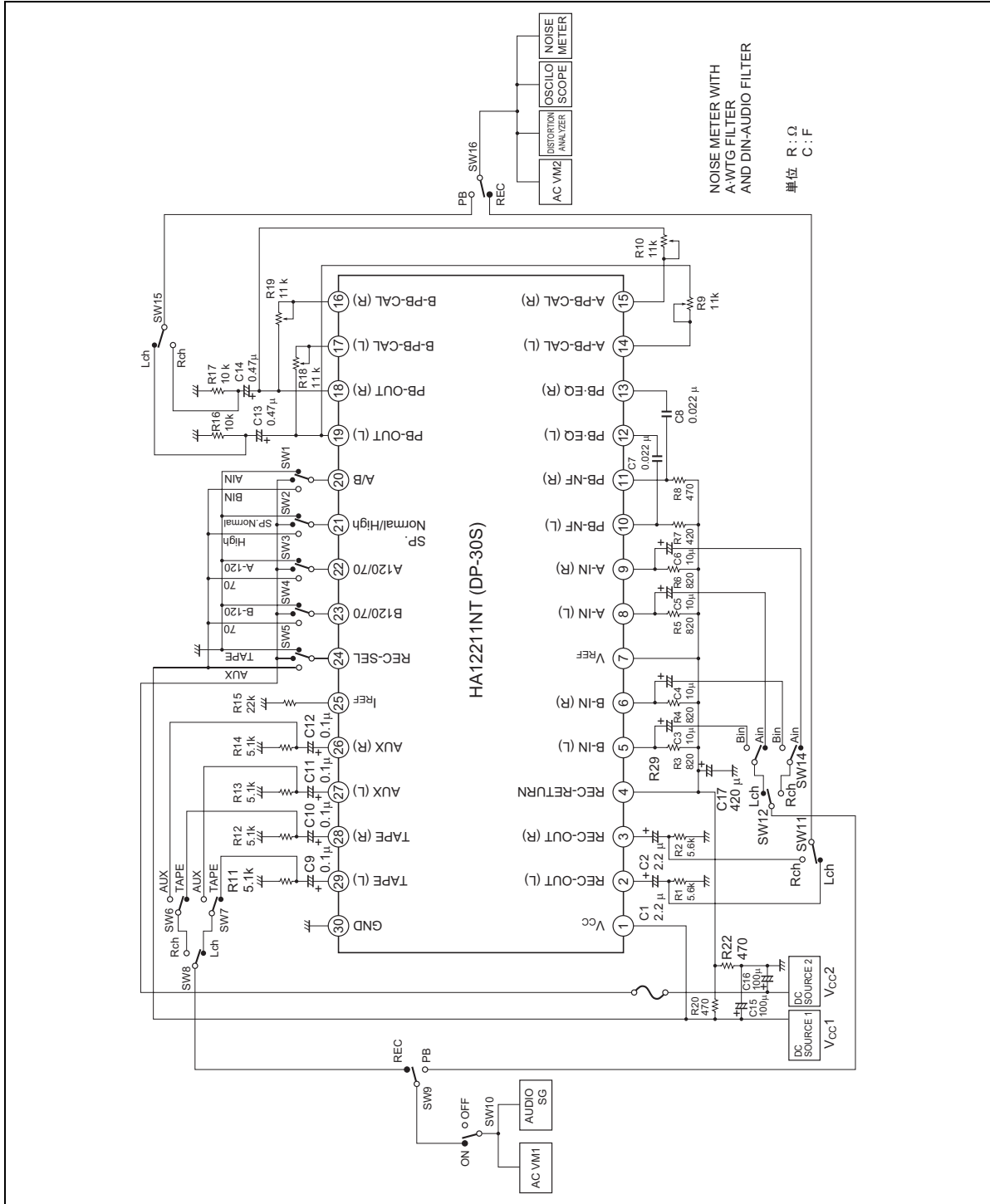
(Ta=25°C, V_{CC}=10.5V, V_{ref}=5.25V, EQIN standard level=100mV=0dB)

項目	記号	Min	Typ	Max	単位	測定条件										適用端子					
						10条件					その他					入力			出力		
						A/B	HSP	A CrO2B	REC IN SEL	f _{in} (Hz)	V _{in} (mVrms)	その他	R	L	R	L	COM				
REC-EQ周波数特性 Normal speed TYPE I	G _v REC-NN 1	6.7	8.2	9.7	dB	A	Norm	TYPE I	Tape/ AUX	1k	10		26/ 27/ 28	27/ 29	3	2					
	G _v REC-NN 2	9.3	11.3	13.3	dB	A	Norm	TYPE I	Tape/ AUX	5k	10		26/ 28	27/ 29	3	2					
	G _v REC-NN 3	17.3	20.3	23.3	dB	A	Norm	TYPE I	Tape/ AUX	10k	10		26/ 28	27/ 29	3	2					
REC-EQ周波数特性 Normal speed TYPE II	G _v REC-NC 1	9.8	11.3	12.8	dB	A	Norm	TYPE II	Tape/ AUX	1k	10		26/ 28	27/ 29	3	2					
	G _v REC-NC 2	14.2	16.2	18.2	dB	A	Norm	TYPE II	Tape/ AUX	5k	10		26/ 28	27/ 29	3	2					
	G _v REC-NC 3	20.5	23.5	26.5	dB	A	Norm	TYPE II	Tape/ AUX	10k	10		26/ 28	27/ 29	3	2					
REC-EQ周波数特性 High speed TYPE I	G _v REC-HN 1	7.0	8.5	10.0	dB	A	High	TYPE I	Tape/ AUX	2k	10		26/ 28	27/ 29	3	2					
	G _v REC-HN 2	10.9	12.9	14.9	dB	A	High	TYPE I	Tape/ AUX	10k	10		26/ 28	27/ 29	3	2					
	G _v REC-HN 3	18.7	21.7	24.7	dB	A	High	TYPE I	Tape/ AUX	20k	10		26/ 28	27/ 29	3	2					
REC-EQ周波数特性 High speed TYPE II	G _v REC-HC 1	11.0	12.5	14.0	dB	A	High	TYPE II	Tape/ AUX	2k	10		26/ 28	27/ 29	3	2					
	G _v REC-HC 2	16.2	18.2	20.2	dB	A	High	TYPE II	Tape/ AUX	10k	10		26/ 28	27/ 29	3	2					
REC-EQチャヤナル セパレーション	G _v REC-HC 3	23.7	26.7	29.7	dB	A	High	TYPE II	Tape/ AUX	20k	10		26/ 28	27/ 29	3	2					
	CT R/L (2)	50	60	—	dB	A	Norm	TYPE I	Tape/ AUX	1k	*1		26/ 28	27/ 29	3	2					
REC-EQクロストーク	CT Tape/AUX	50	60	—	dB	A	Norm	TYPE I	Tape/ AUX	1k	*1		26/ 28	27/ 29	3	2					
	R-MUTE ATT	70	80	—	dB	A	Norm	TYPE I	Mute	1k	*1		26/ 28	27/ 29	3	2					
REC-EQ最大出力	Vomax REC	1.2	1.8	—	Vrms	A	Norm	TYPE I	Tape/ AUX	1k	—	THD=1%*2	26/ 28	27/ 29	3	2					
	THD REC	—	0.35	0.7	%	A	Norm	TYPE I	Tape/ AUX	1k	100		26/ 28	27/ 29	3	2					
REC-EQ S/N	S/N REC	52	56	—	dB	A	Norm	TYPE I	Tape/ AUX	—	—	Rg=5.1kΩ, A-WTG	26/ 28	27/ 29	3	2					

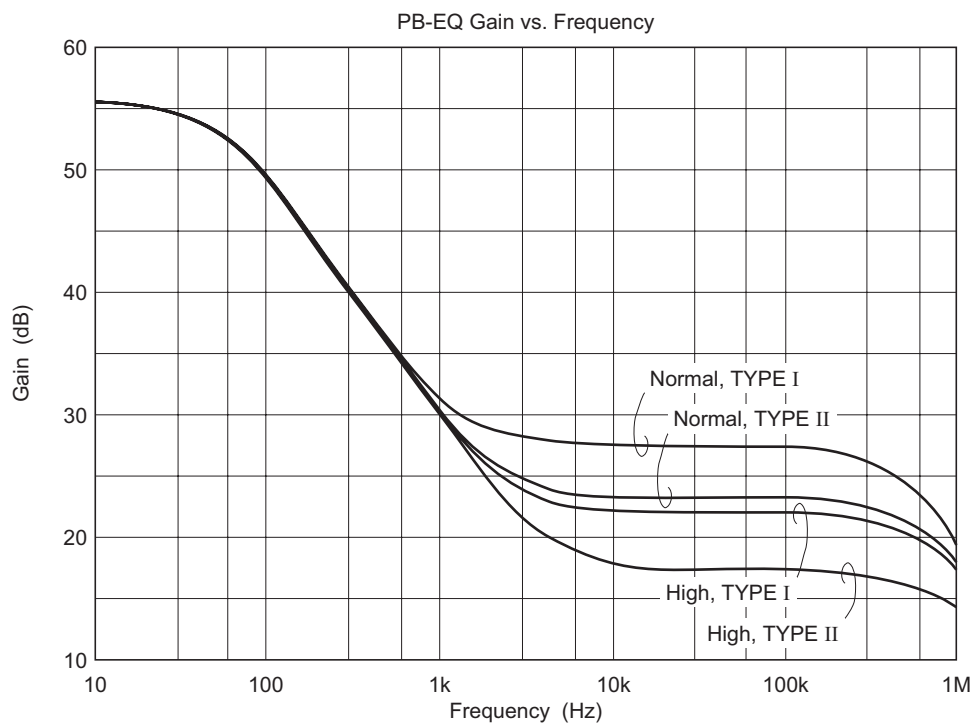
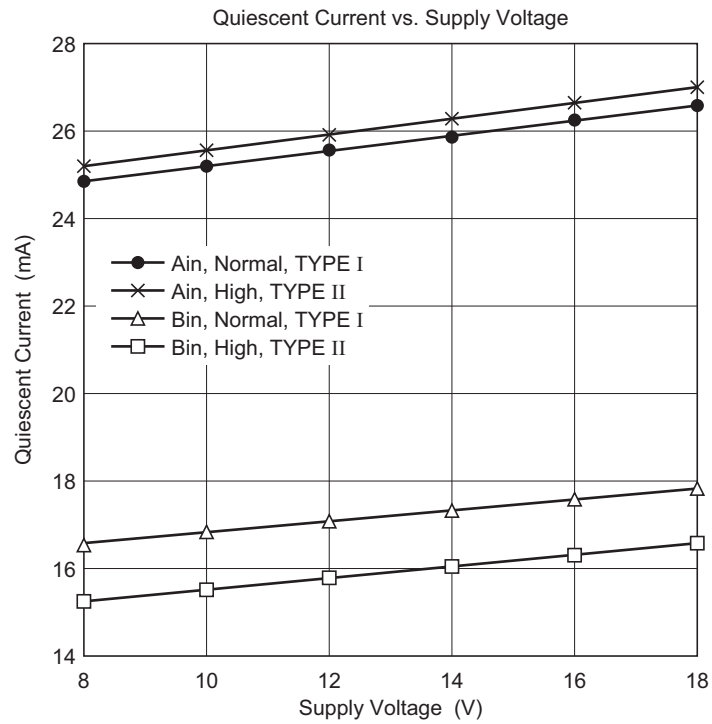
【注】1. クリップしないレベル

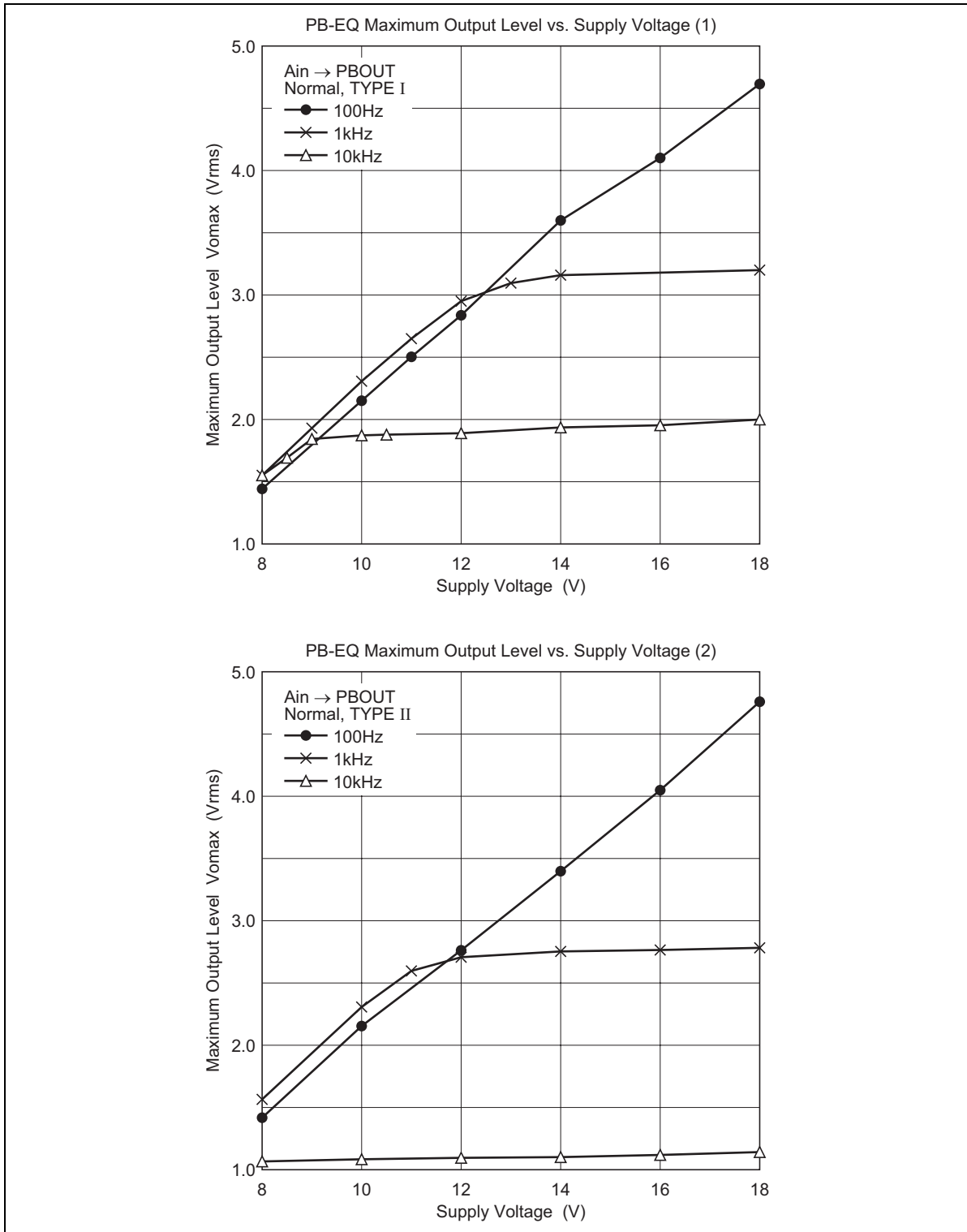
2. V_{CC} = 9.5V, V_{ref} = 4.75V

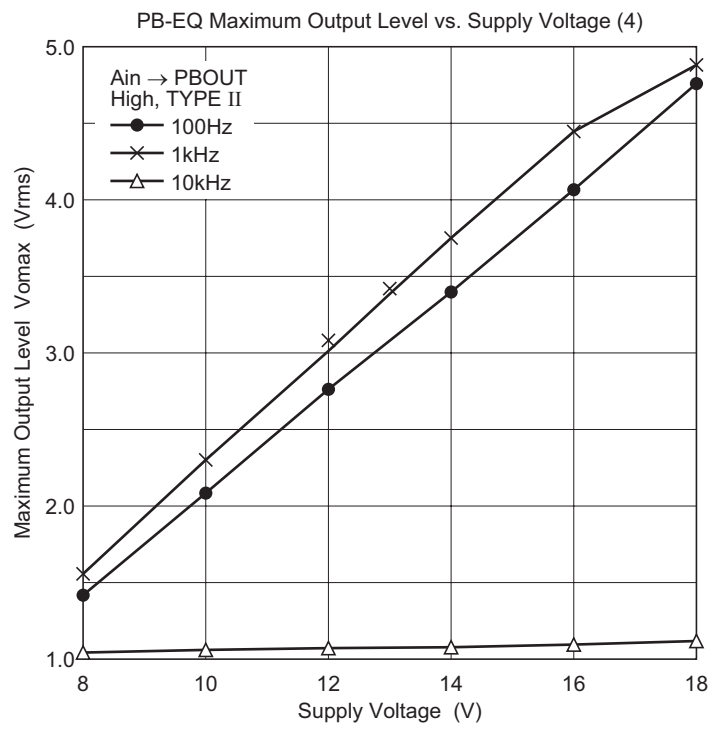
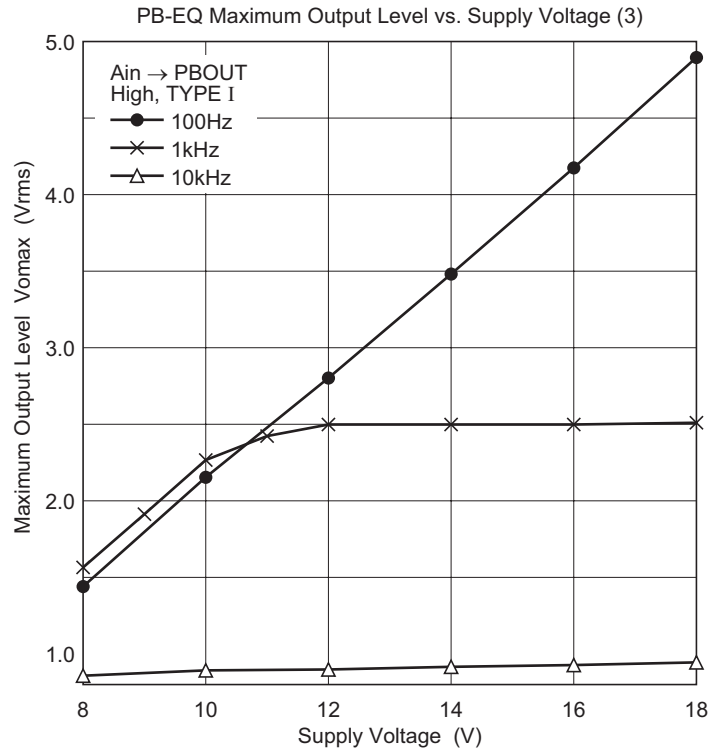
測定回路

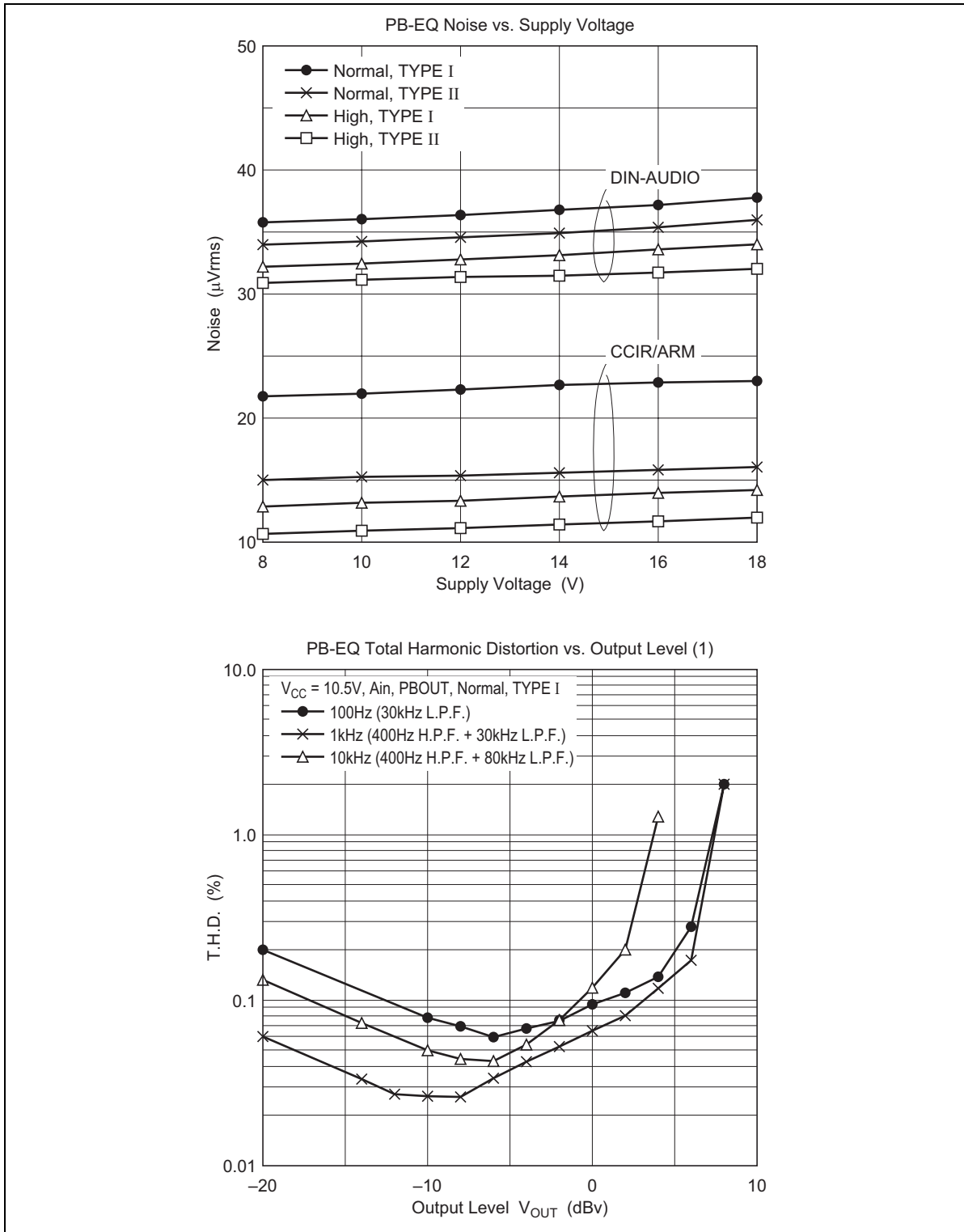


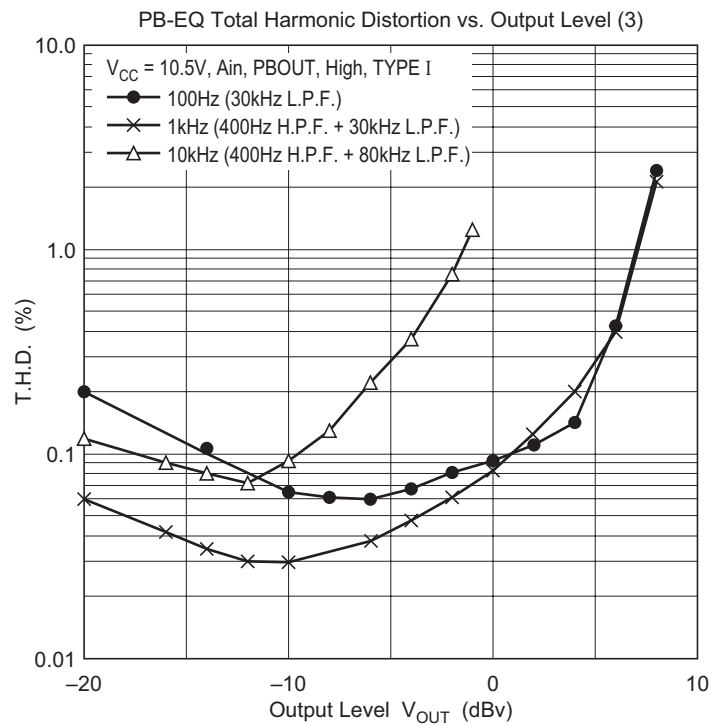
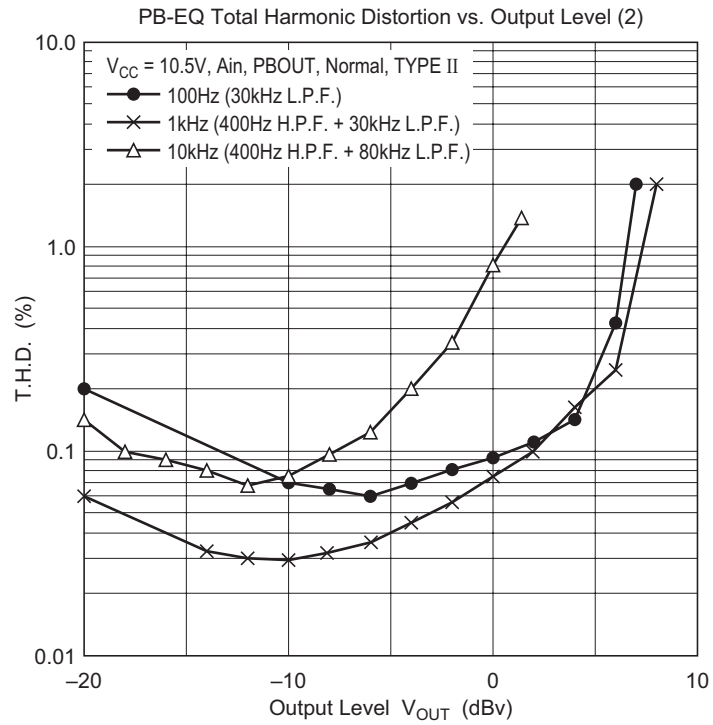
主特性

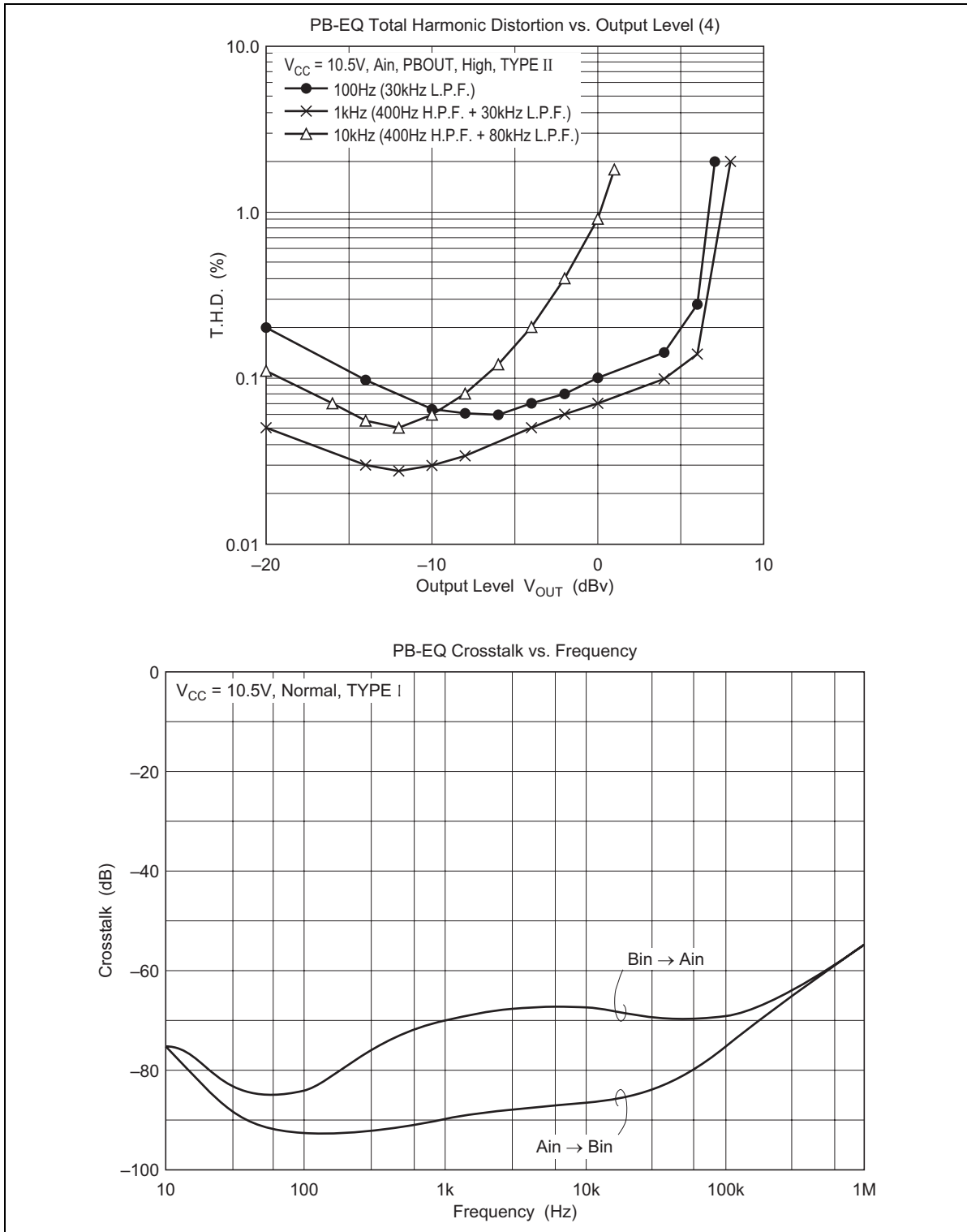


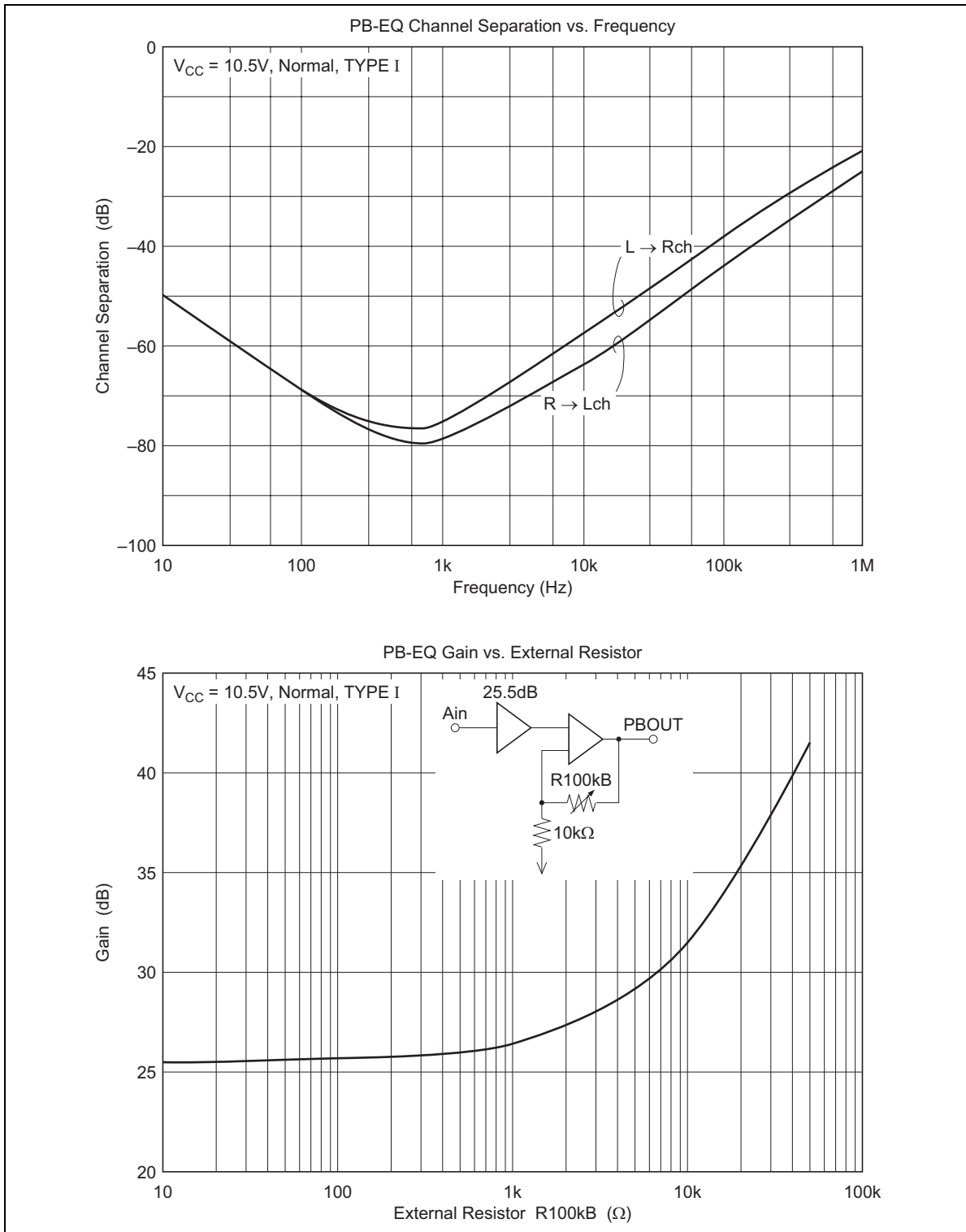


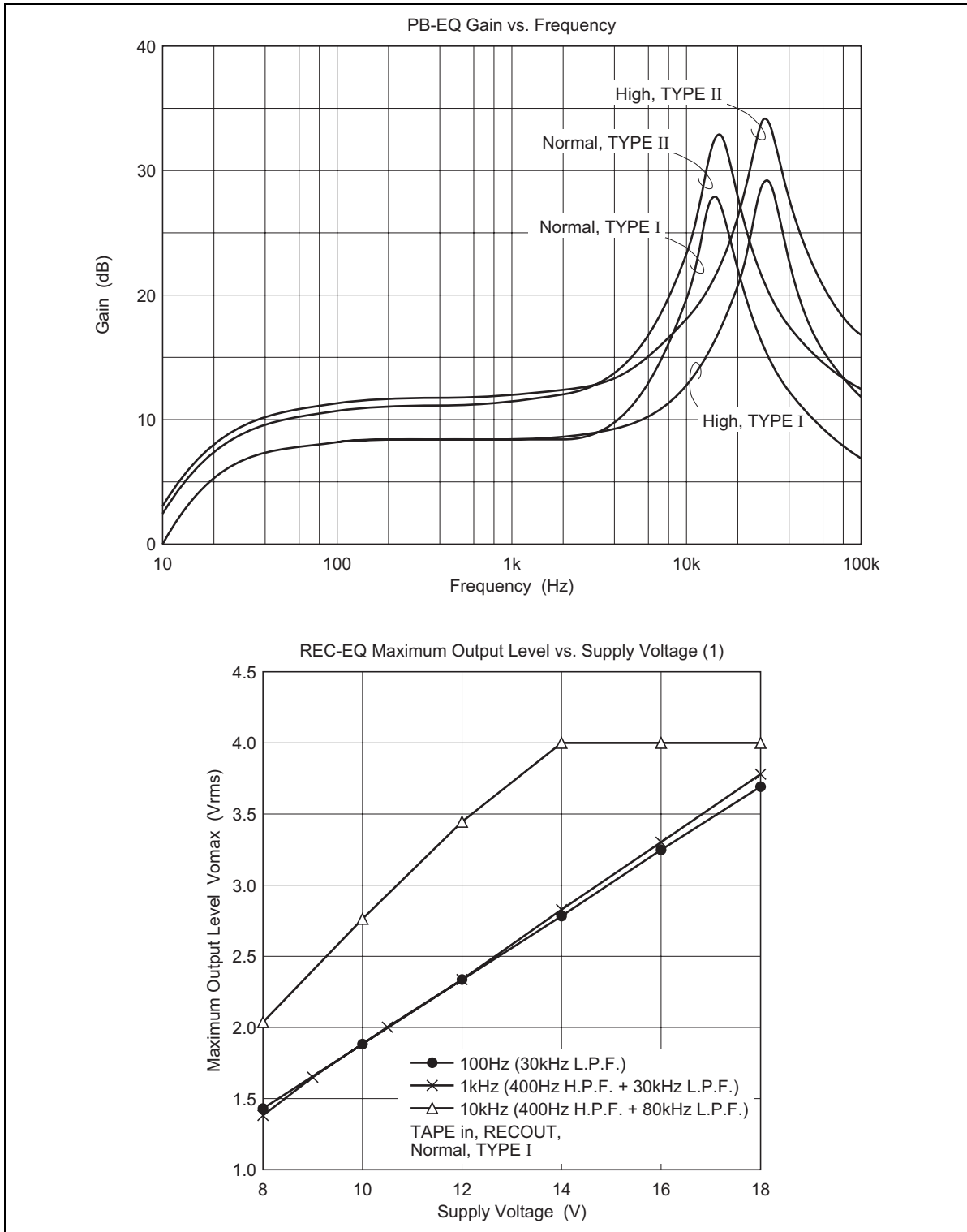


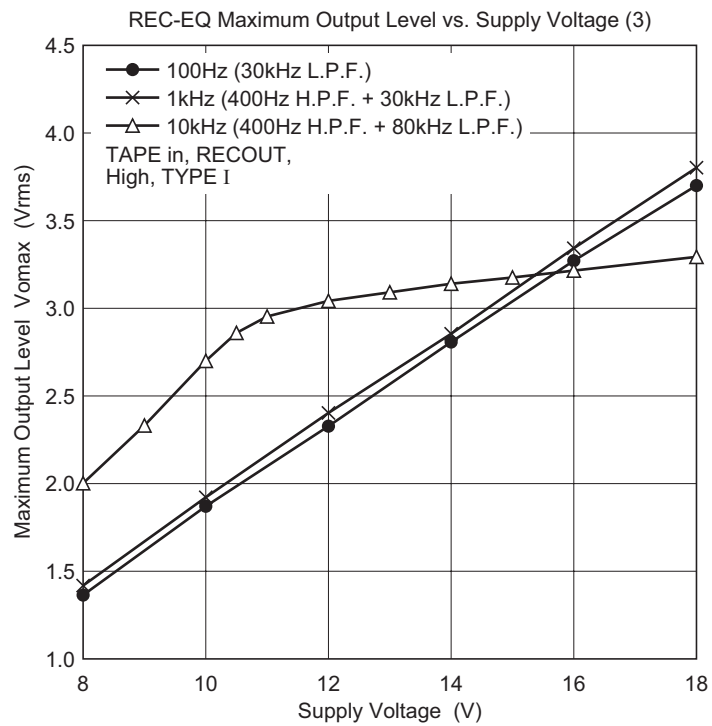
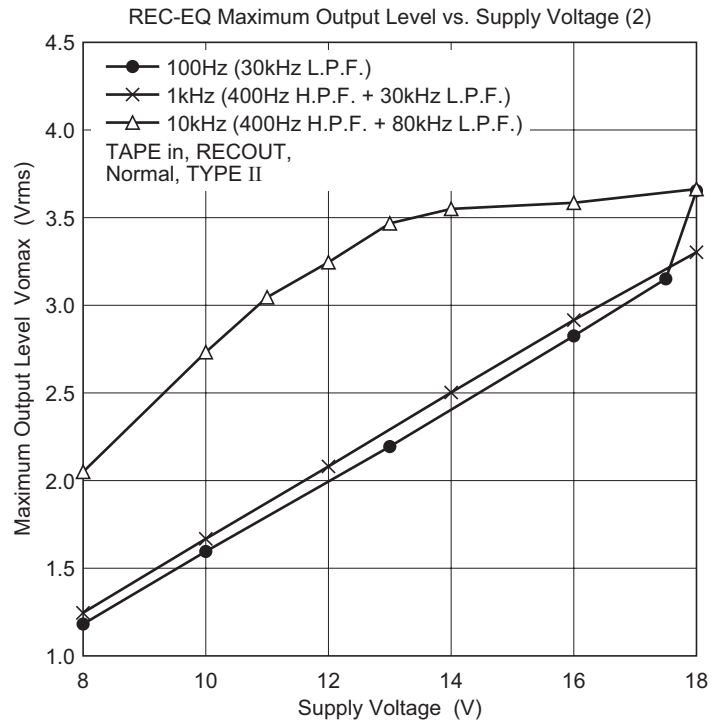


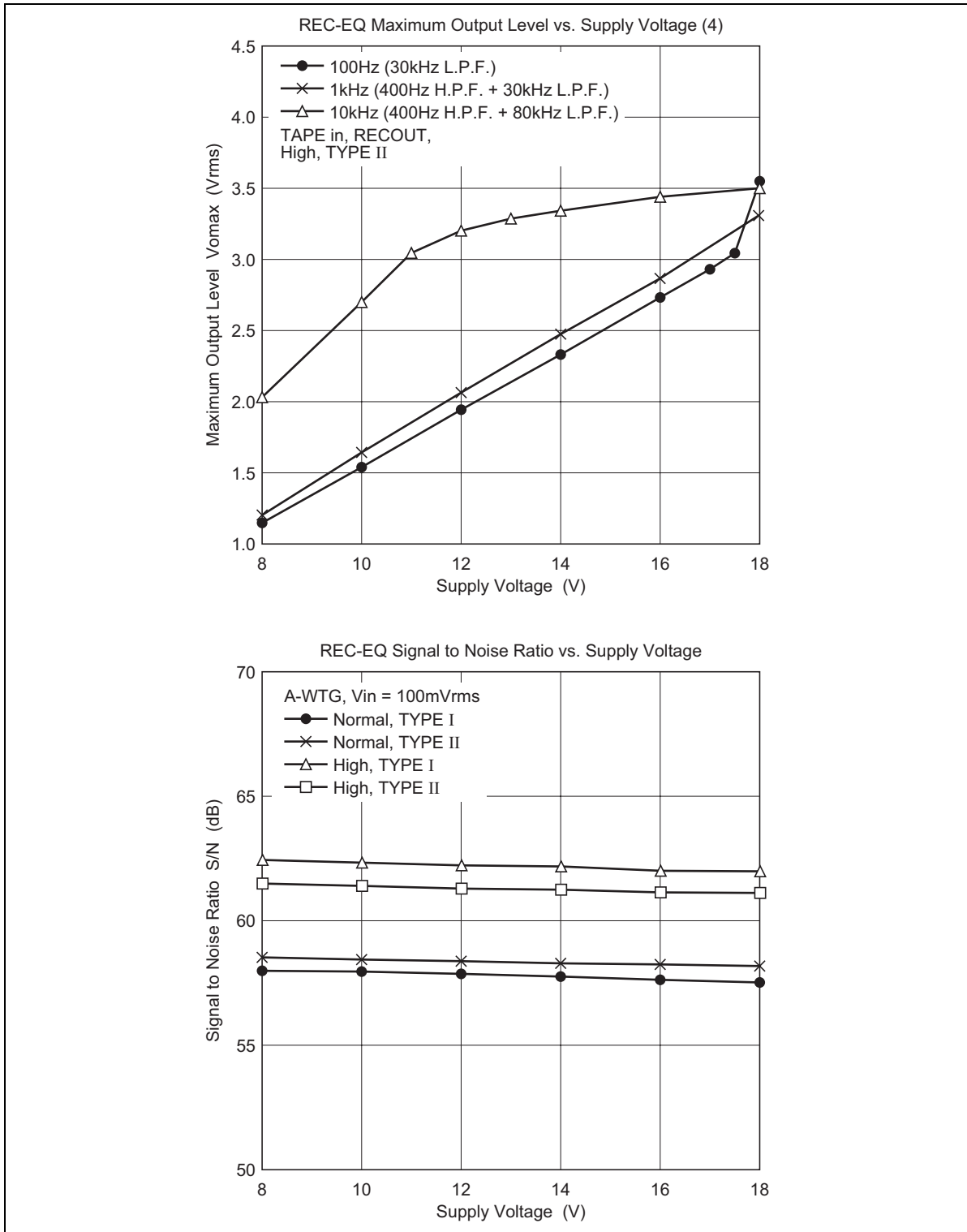


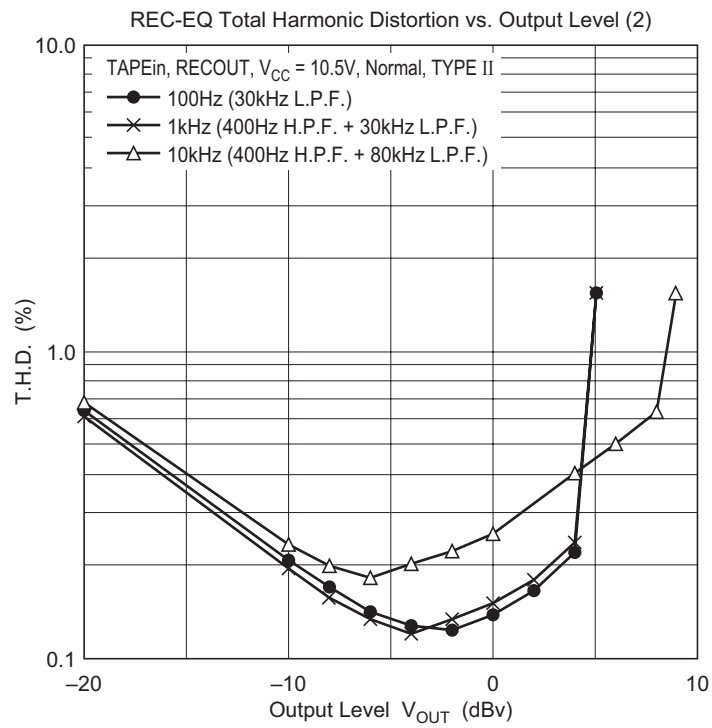
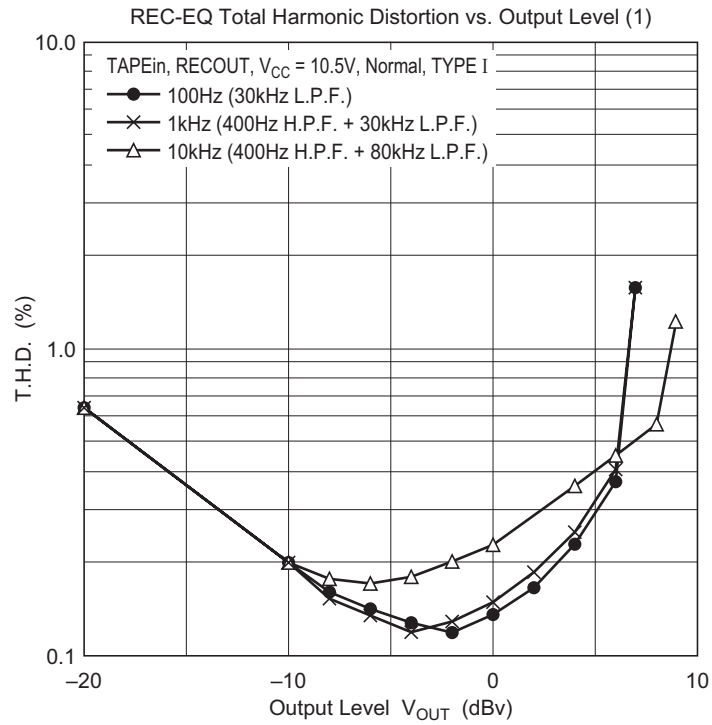


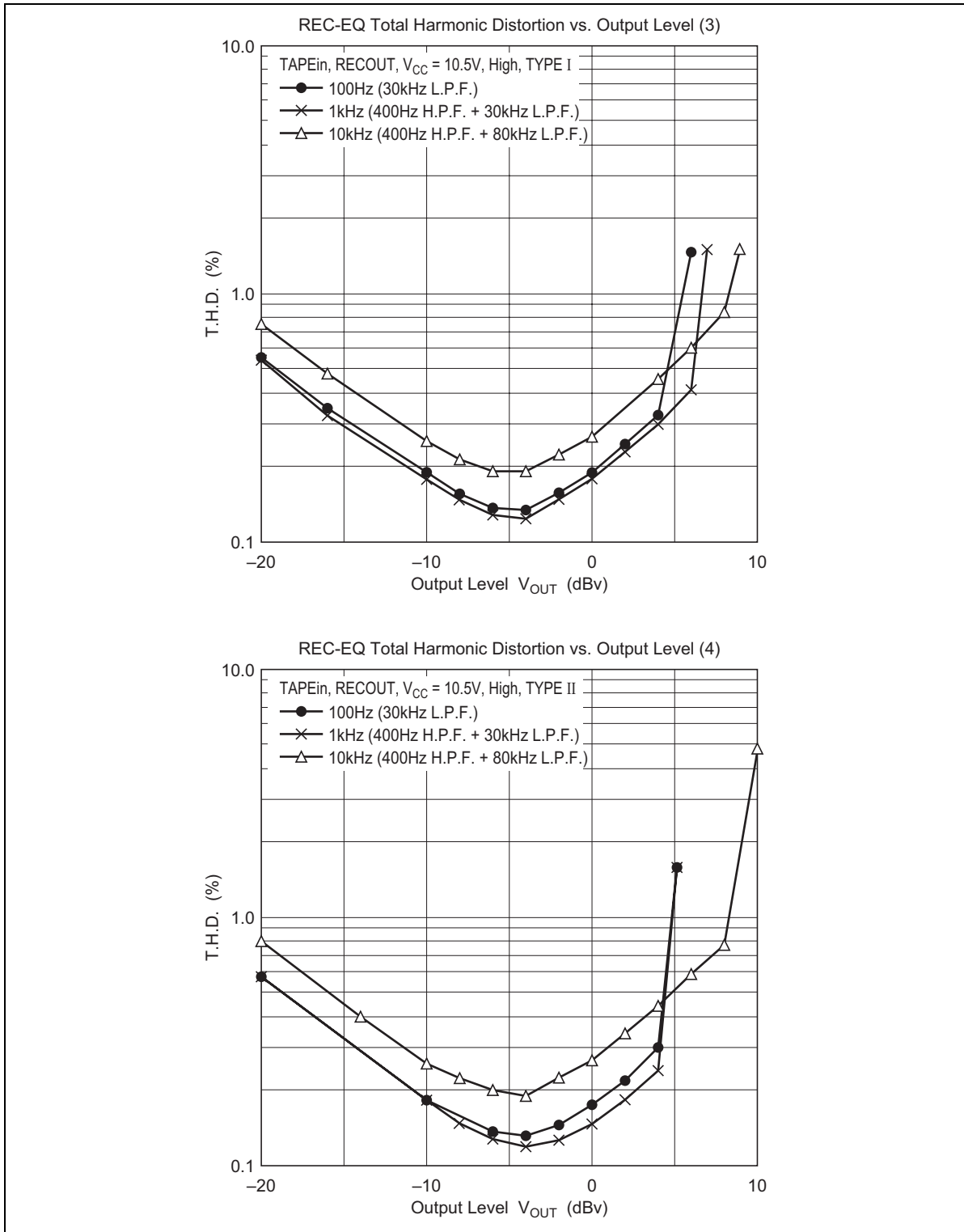


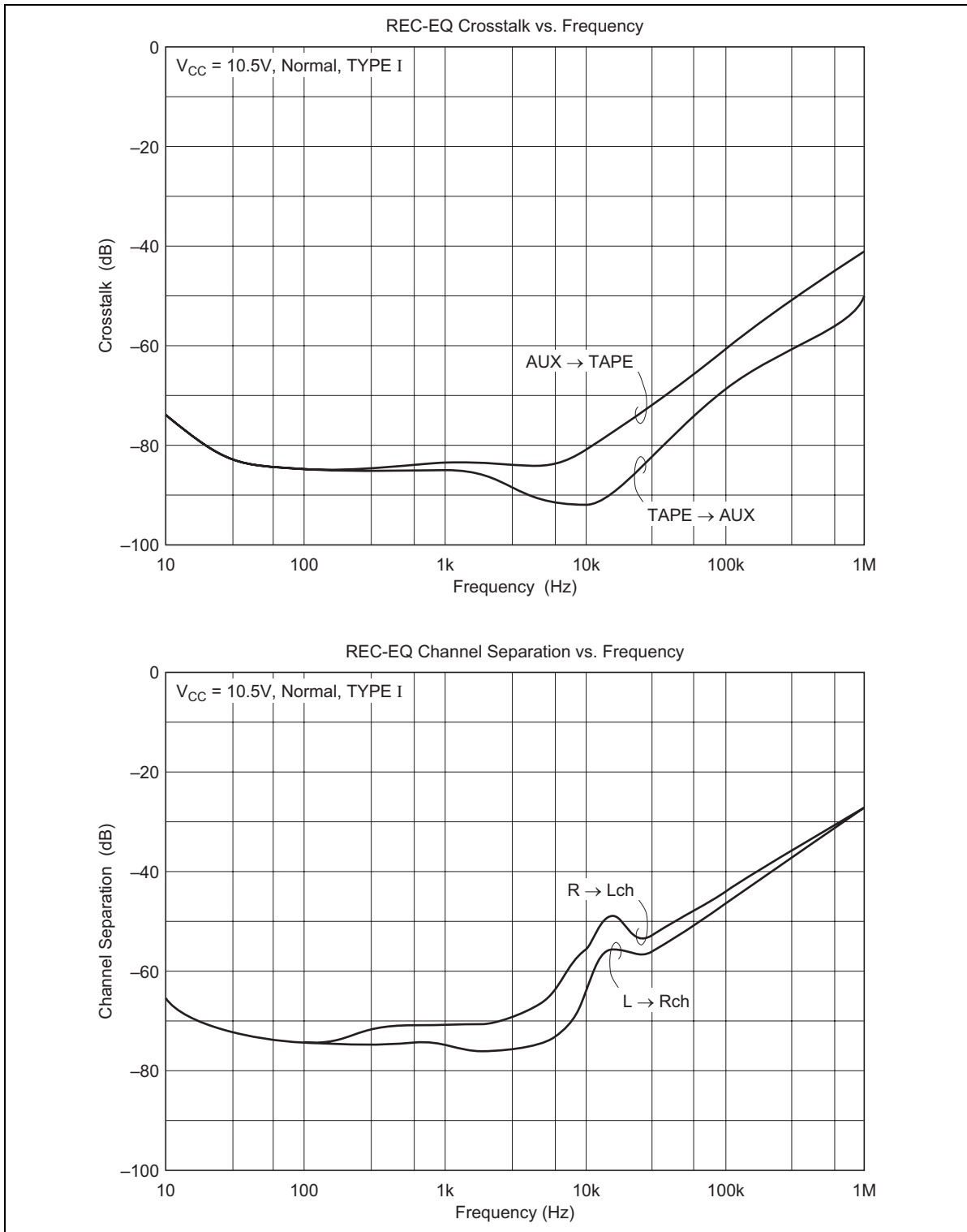


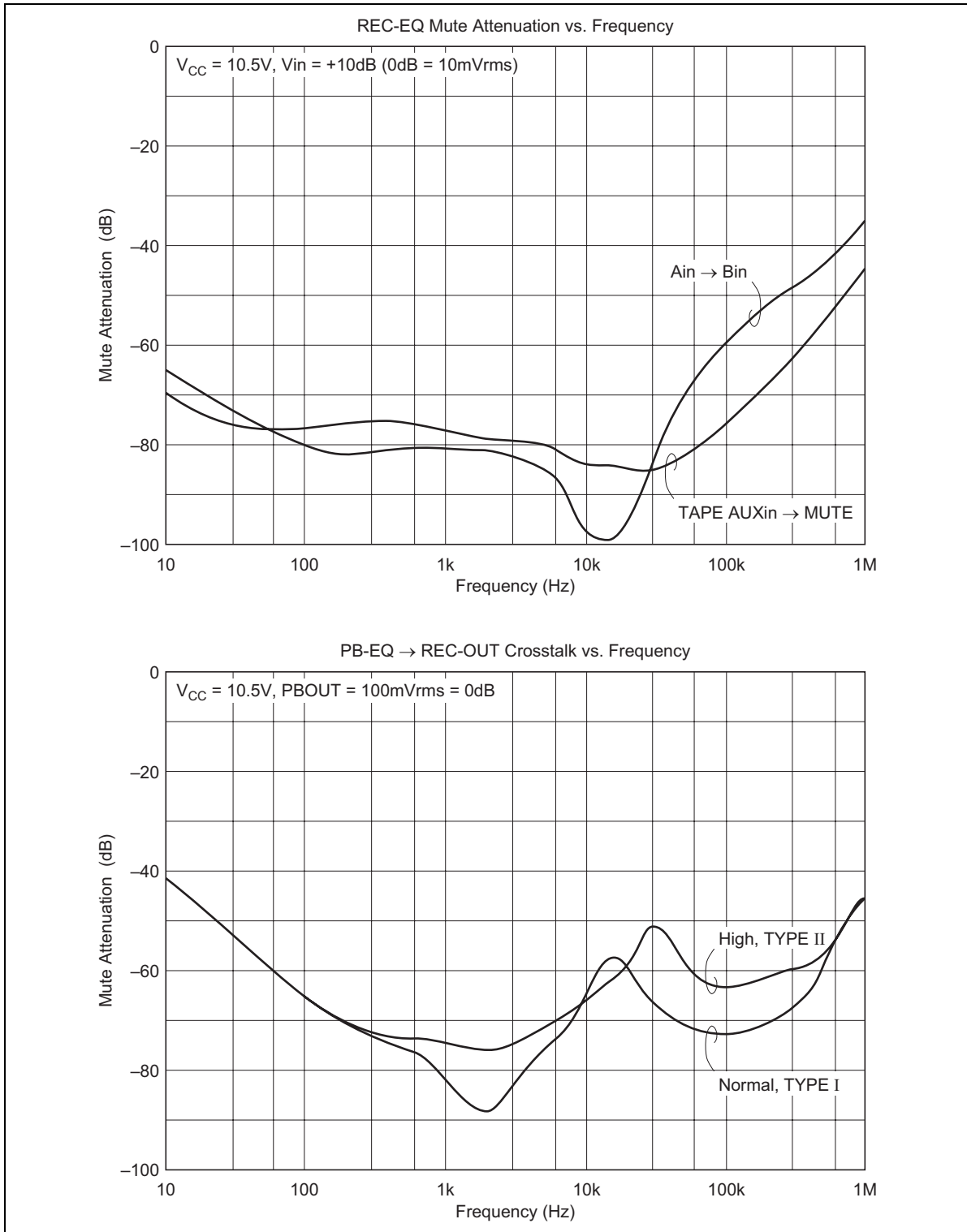


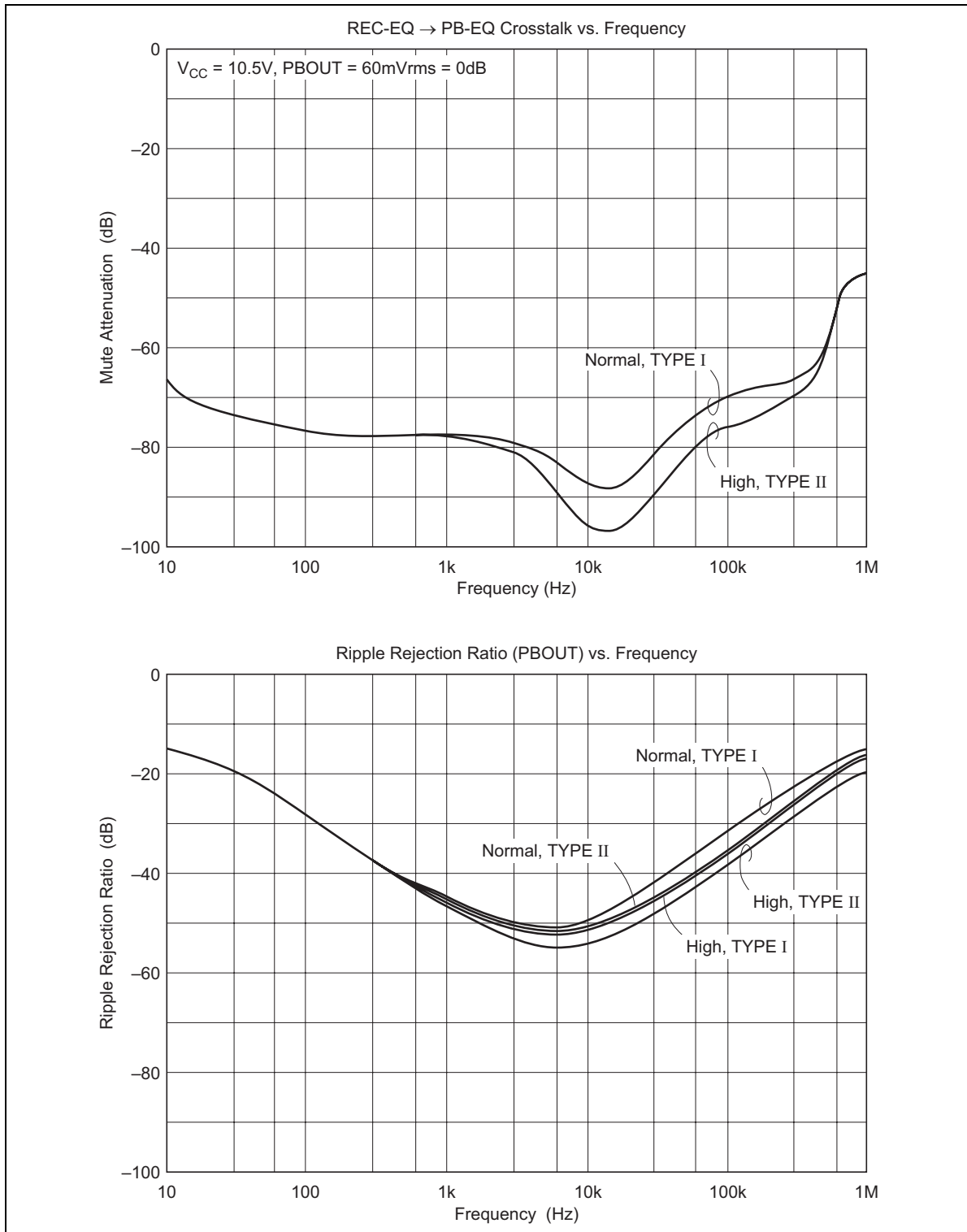


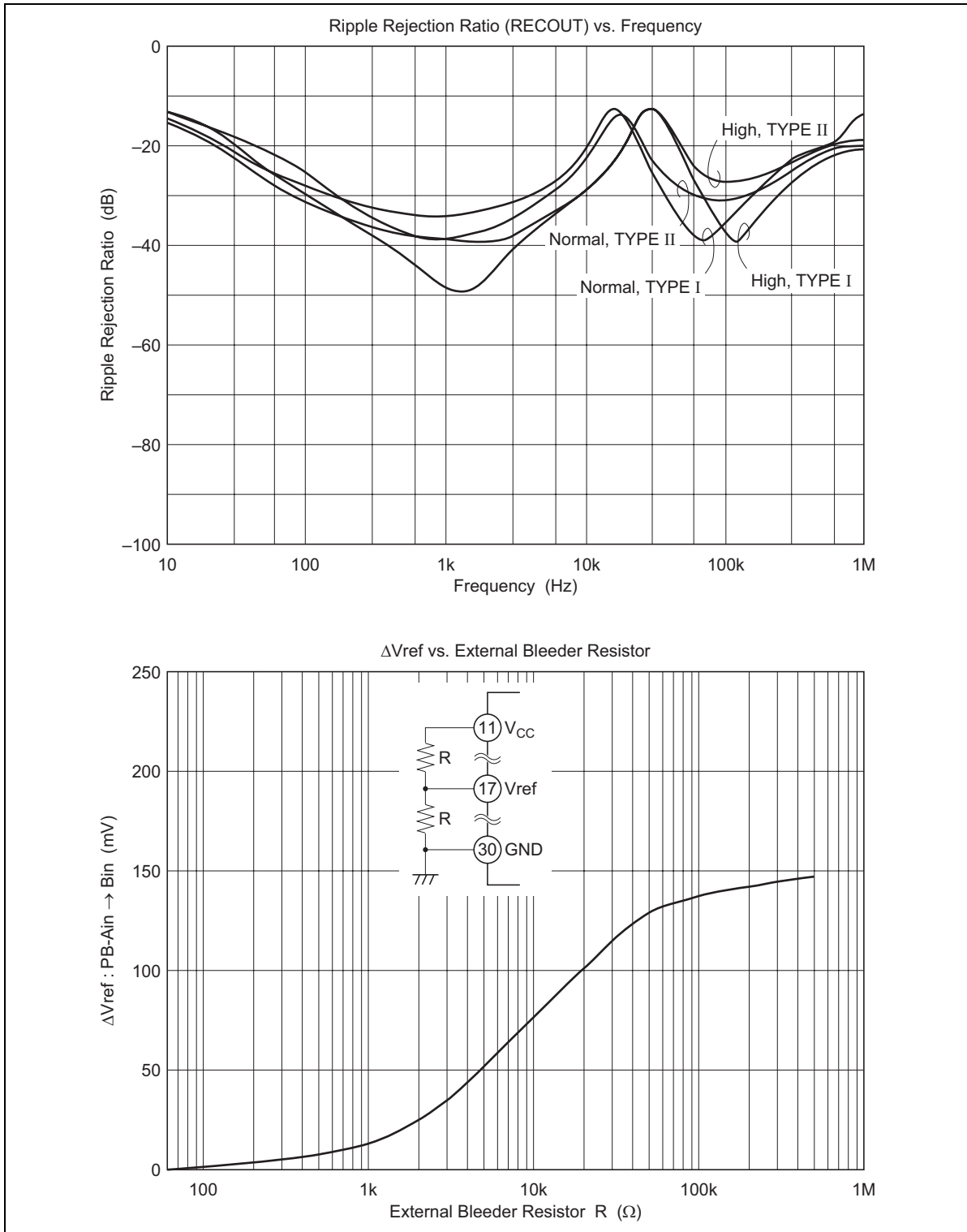


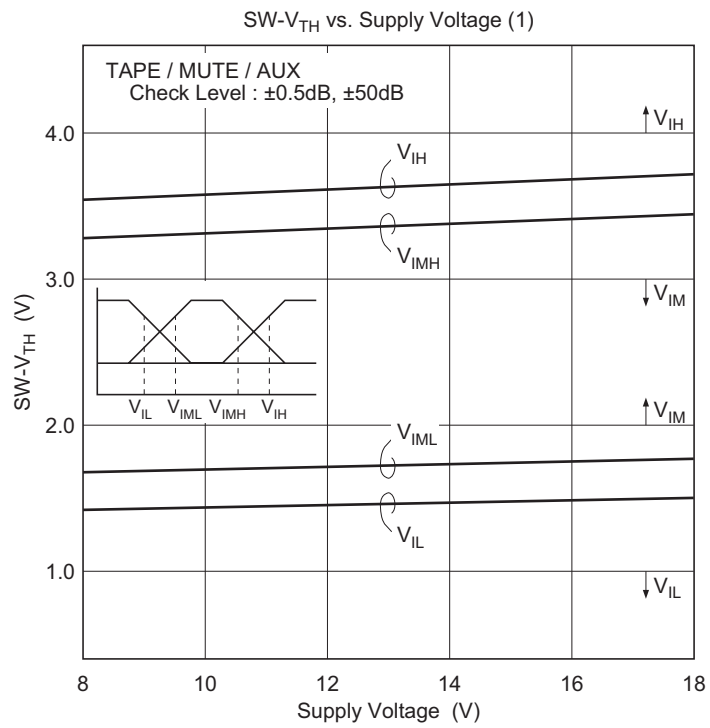
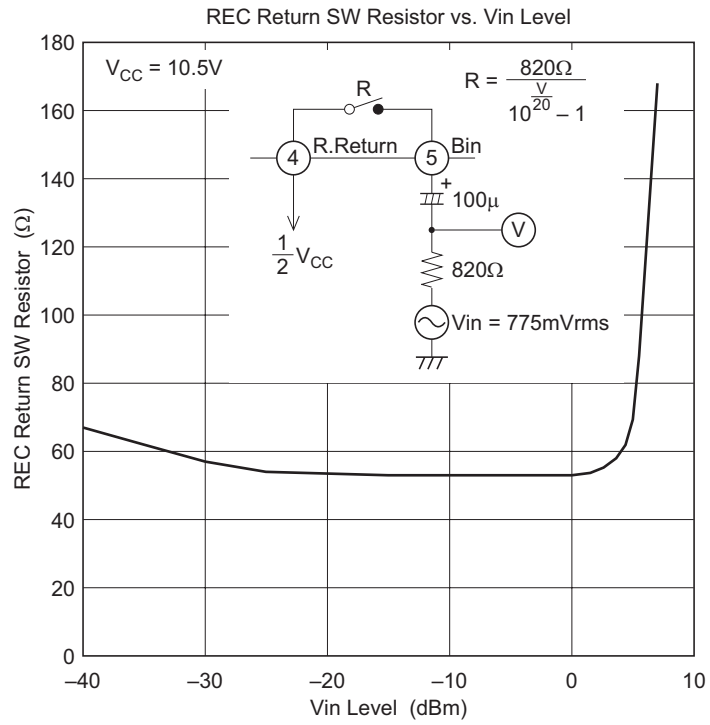


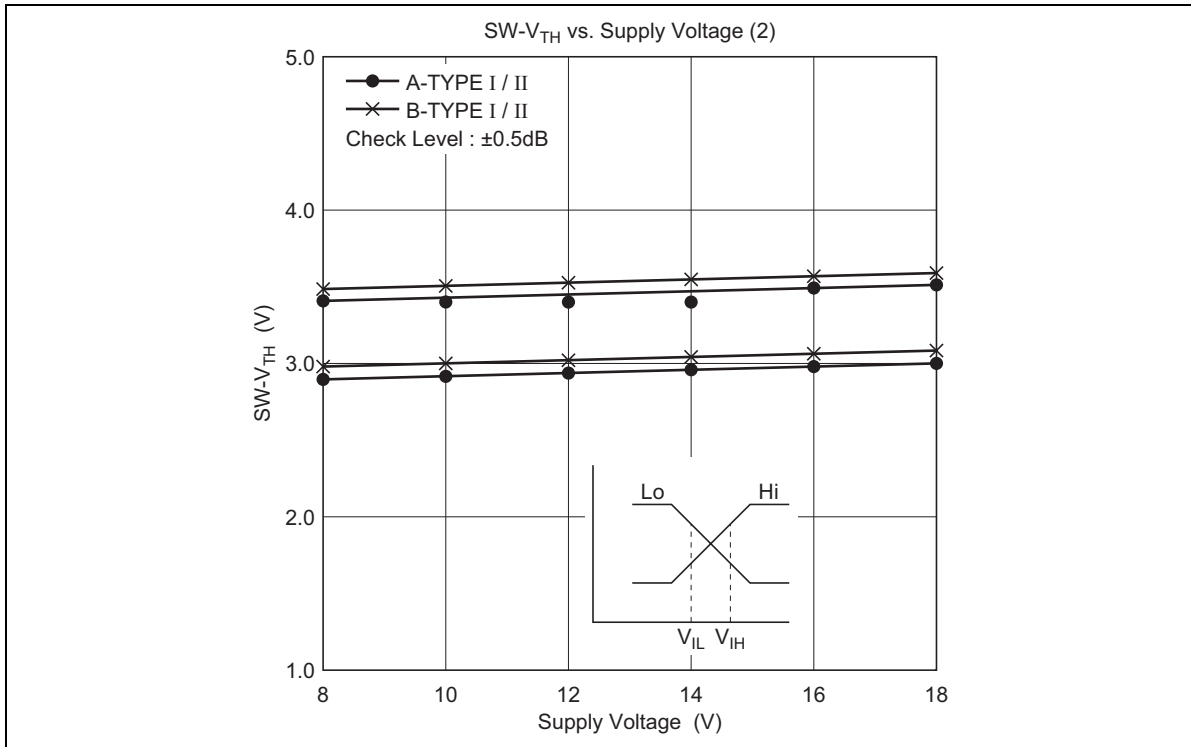






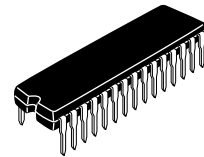
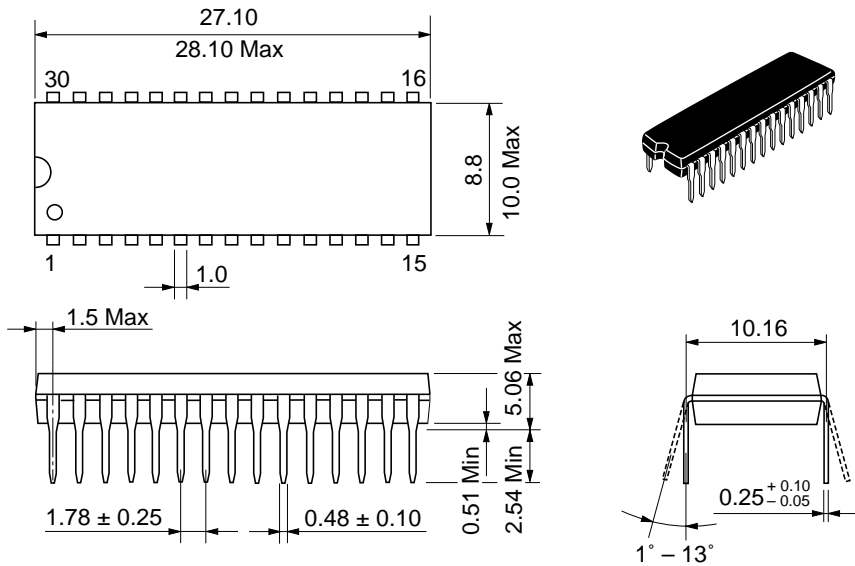






外形寸法図

As of January, 2002
Unit: mm



Hitachi Code	DP-30S
JEDEC	—
JEITA	Conforms
Mass(reference value)	1.98 g

ご注意

1. 本書に記載の製品及び技術のうち「外国為替及び外国貿易法」に基づき安全保障貿易管理関連貨物・技術に該当するものを輸出する場合、または国外に持ち出す場合は日本国政府の許可が必要です。
2. 本書に記載された情報の使用に際して、弊社もしくは第三者の特許権、著作権、商標権、その他の知的所有権等の権利に対する保証または実施権の許諾を行うものではありません。また本書に記載された情報を使用した事により第三者の知的所有権等の権利に関わる問題が生じた場合、弊社はその責を負いませんので予めご了承ください。
3. 製品及び製品仕様は予告無く変更する場合がありますので、最終的な設計、ご購入、ご使用に際しましては、事前に最新の製品規格または仕様書をお求めになりご確認ください。
4. 弊社は品質・信頼性の向上に努めておりますが、宇宙、航空、原子力、燃焼制御、運輸、交通、各種安全装置、ライフサポート関連の医療機器等のように、特別な品質・信頼性が要求され、その故障や誤動作が直接人命を脅かしたり、人体に危害を及ぼす恐れのある用途にご使用をお考えのお客様は、事前に弊社営業担当迄ご相談をお願い致します。
5. 設計に際しては、特に最大定格、動作電源電圧範囲、放熱特性、実装条件及びその他諸条件につきましては、弊社保証範囲内でご使用いただきますようお願い致します。
保証値を越えてご使用された場合の故障及び事故につきましては、弊社はその責を負いません。
また保証値内のご使用であっても半導体製品について通常予測される故障発生率、故障モードをご考慮の上、弊社製品の動作が原因でご使用機器が人身事故、火災事故、その他の拡大損害を生じないようにフェールセーフ等のシステム上の対策を講じて頂きますようお願い致します。
6. 本製品は耐放射線設計をしておりません。
7. 本書の一部または全部を弊社の文書による承認なしに転載または複製することを堅くお断り致します。
8. 本書をはじめ弊社半導体についてのお問い合わせ、ご相談は弊社営業担当迄お願い致します。

お問い合わせ先

株式会社 日立製作所

半 導 体 グループ	〒100-0004 東京都千代田区大手町二丁目6番2号 (日本ビル)	(03) 3270-2111 (大代)
北 海 道 支 社	(011) 261-3131 (代)	浜 松 支 店 ● (053) 454-6281 (代)
東 北 支 社 ●	(022) 223-0121 (代)	関 西 支 社 ● (06) 6616-1111 (大代)
関 東 支 社	(03) 3212-1111 (大代)	京 都 支 店 ● (075) 223-5611 (代)
半 導 体 グループ 松本営業所 ●	(0263) 36-6632	神 戸 支 店 ● (078) 261-9677 (代)
横 浜 支 社 ●	(045) 451-5000 (代)	中 国 支 社 ● (082) 541-4111 (代)
北 陸 支 社	(076) 433-8511 (大代)	鳥 取 支 店 ● (0857) 22-4270 (代)
金 沢 支 店 ●	(076) 263-2351 (ダイヤル)	四 国 支 社 ● (087) 831-2111 (代)
中 部 支 社 ●	(052) 243-3111 (大代)	九 州 支 社 ● (092) 852-1111 (代)

●印は、(株)日立製作所 半導体営業が常駐している支社・支店です。

■(株)日立製作所 半導体製品の全営業拠点は、下記ホームページでご案内しております。
<http://www.hitachisemiconductor.com/sic/jsp/japan/jpn/Sicd/Japanese/map/frame.html>

■ 技術的なお問合せおよび資料のご請求は、上記の担当営業または下記へどうぞ。

〒100-0004 東京都千代田区大手町二丁目6番2号 (日本ビル)

株式会社 日立製作所 半導体グループ ビジネスオペレーション本部

総合問合せ窓口 : 半導体カスタマサービスセンター E-Mail: csc@sic.hitachi.co.jp 電話 (03) 5201-5220 (直)

ドキュメント請求窓口 : 半導体ドキュメント管理室 E-Mail: document@sic.hitachi.co.jp 電話 (03) 5201-5189 (直)

● 製品仕様は、改良のため変更することがあります。 Copyright © Hitachi, Ltd., 2002. All rights reserved. Printed in Japan.
 (株)日立製作所 半導体グループのホームページにおいて、製品情報を豊富にお届けしております。ぜひご覧ください。
<http://www.hitachisemiconductor.com/jp/>

Colophon 6.0